

PU012[DIL16] PU012[DIL16]

TTL

CMOS

UCY7442

CD4014

UCY7445

CD4017

UCY7447

CD4018

UCY74123

CD4019

UCY74145

CD4020

UCY74153

CD4022

UCY74155

CD4026

UCY74165

CD4027

UCY74173

CD4028

UCY74174

CD4029

UCY74190

CD4035

UCY74193

CD4042

UCY74195

CD4046

CD4049

CD4053

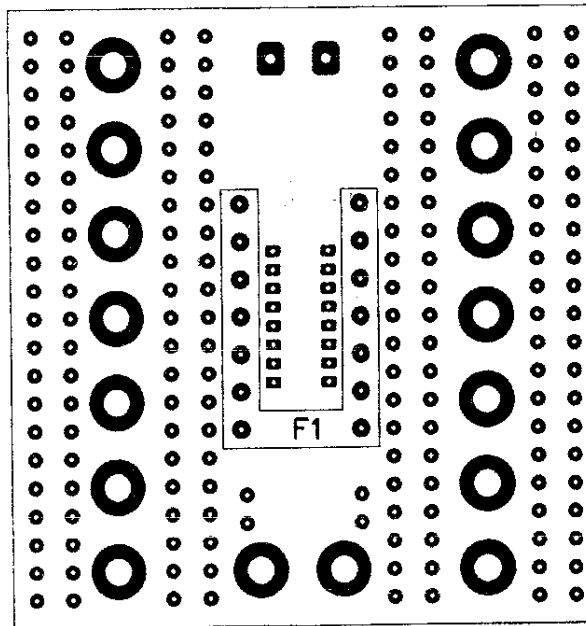
CD4060

CD4094

CD404511

CD4538

CD4553



Section D1

Płytki uniwersalna PU012 [DIL16]

Płytki eksperymentalna służy do budowy układów w oparciu o cyfrowe układy scalone (TTL lub CMOS). Przed przystąpieniem do budowy układów elektronicznych należy dokonać samodzielnego wlutowania przewodów zakończonych wsuwką w otwory oznaczone na schemacie montażowym symbolem F1. Zastosowane przewody umożliwiają wielokrotne oraz dowolne łączenie nóżek US.

Dla płytki PU011 napięcie zasilające z gniazda doprowadzone jest do nóżki 7 US (minus zasilania) oraz do nóżki 14 US (plus zasilania)

Dla płytki PU012 napięcie zasilające z gniazda doprowadzone jest do nóżki 8 US (minus zasilania) oraz do nóżki 16 US (plus zasilania)

Tak doprowadzone napięcie zasilania jest właściwe dla układów scalonych (TTL, CMOS) wymienionych na odwrotnej stronie niniejszej instrukcji. Cechą charakterystyczną układów TTL jest stosowanie maksymalnego napięcia zasilającego 5V.

Układy CMOS wymagają napięcia zasilania od 3÷18V typowo 12V.

Ze względu na bardzo szeroką gamę układów cyfrowych budując prototyp należy zapoznać się ze strukturą wewnętrzną układu scalonego.

Wymienione układy scalone są układami często stosowanymi w technice cyfrowej, nie wyczerpują całej listy układów, których rozkład nóżek zasilających jest zgodny z wymienionymi.

Przykładowa aplikacja: timer o zakresie 2,5s ÷ 23h



Section D:

